

Računarski VLSI sistemi

Nenad Korolija
nenadko@gmail.com

Pravila

- Posećivanje predavanja i vežbi nije obavezno
- Slobodno je ulazanje i napuštanje učionice za vreme predavanja, bez ometanja drugih
- Ukoliko neko želi da razgovara, može da šapuće tako da ne smeta, ili da napusti učionicu, pa se vrati posle
- Pitanja na predavanjima su dobrodošla
- Predlozi u vezi organizacije su takođe dobrodošli
- Termini konsultacija po dogovoru
- Literatura dostupna na:

<http://home.etf.rs/~vm/os/vlsi/predavanja/index.html>

Polaganje ispita

Usmeno za svih 100% poena,
pri čemu se uzimaju u obzir (ne sabiraju)
ostvareni poeni:

1. kolokvijum 40%

2. kolokvijum 40%

Aktivnost na časovima i vežbama 20%

Nepoštenje se kažnjava.

Plan

1. Upoznavanje, utvrđivanje predznanja, obnavljanje gradiva
2. von Neumann arhitektura računara
3. Programiranje konvencionalnih arhitektura računara
4. VLSI dizajn
5. VHDL
<https://www.ee.iitb.ac.in/~smdp/DKStutorials/vhdl-overview.pdf>
6. Priprema za kolokvijum i probni kolokvijum
7. Kolokvijum
8. DataFlow arhitekture računara:
<http://home.etf.rs/~vm/os/vlsi/predavanja/MaxWorldBank2016.pdf>
9. Programiranje DataFlow arhitekture računara
10. Kerneli
11. CPU programski kod za DataFlow arhitekture računara
12. Priprema za kolokvijum i probni kolokvijum
13. Kolokvijum
14. Nadoknada kolokvijuma